

## Configurazione BIT

Attenzione per utilizzare il quarzo come oscillatore impostare la seguente configurazione dei bit.

**Configuration and Security bits**

7  6  BootLock12  BootLock11  BootLock02  BootLock01  Lock2  Lock1

RSTDISBL  WDTON  SPIEN  CKOPT  EESAVE  BOOTSZ1  BOOTSZ0  BOOTRST

BODLEVEL  BODEN  SUT1  SUT0  CKSEL3  CKSEL2  CKSEL1  CKSEL0

Checked items means programmed (bit = 0)  UnChecked items means unprogrammed (bit = 1)

Refer to device datasheet, please

Cancel OK Clear All Set All Write Read

Per utilizzare la configurazione precedente con l'oscillatore RC interno è sufficiente impostare

**Configuration and Security bits**

7  6  BootLock12  BootLock11  BootLock02  BootLock01  Lock2  Lock1

RSTDISBL  WDTON  SPIEN  CKOPT  EESAVE  BOOTSZ1  BOOTSZ0  BOOTRST

BODLEVEL  BODEN  SUT1  SUT0  CKSEL3  CKSEL2  CKSEL1  CKSEL0

Checked items means programmed (bit = 0)  UnChecked items means unprogrammed (bit = 1)

Refer to device datasheet, please

Cancel OK Clear All Set All Write Read

Si ricorda di prestare attenzione a non cambiare bit al di fuori di CKSEL\$ perché una configurazione errata rende inservibile il microcontrollore.